

## DMA内蔵PCIバス・インタフェースIC(ZEN7251G)評価キット

## ◆概要

ZPCI002 はDMA内蔵PCIバス・インタフェースIC ZEN7251G の各機能を簡単に評価できるキットです。本キットは次のようなハード及びソフトから構成されています。

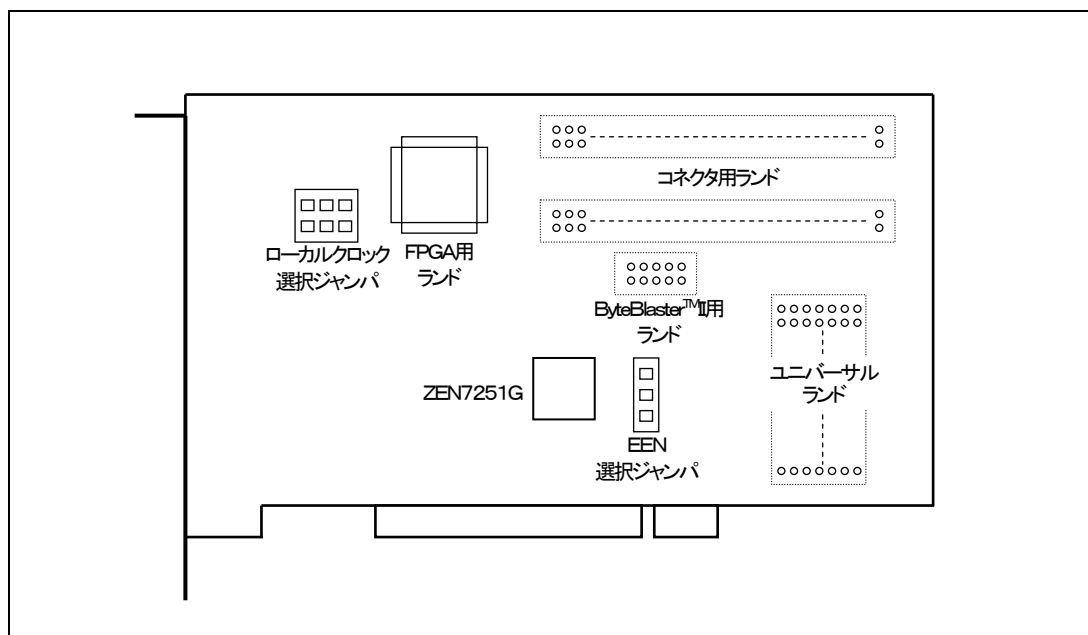
- ・PCIバス・インタフェースIC —— ZEN7251G
- ・高速SRAM(I/Oアクセス用) —— 16bit × 64K × 2(内使用可能領域8KByte)
- ・高速SRAM(メモリアクセス用) —— 16bit × 256K × 2
- ・評価用ソフト —— 仮想ドライバ、ダイナミック・リンク・ライブラリ、簡易アプリケーション

ボード上にはユニバーサルなランド部を用意してありますので、お客様で部品を実装し、評価していただくことも可能です。また、より実使用状態に近いかたちで評価されたい方のために、FPGA実装用ランドおよび外部拡張基板を接続するための拡張コネクタ実装用ランドも準備しています。FPGA実装用ランドはALTERA社のCyclone™(型番EP1C3T144)用です。拡張コネクタ実装用ランドは60ピン(2列)ピンコネクタ用で、ZEN7251Gのローカル側信号すべてが接続されています。

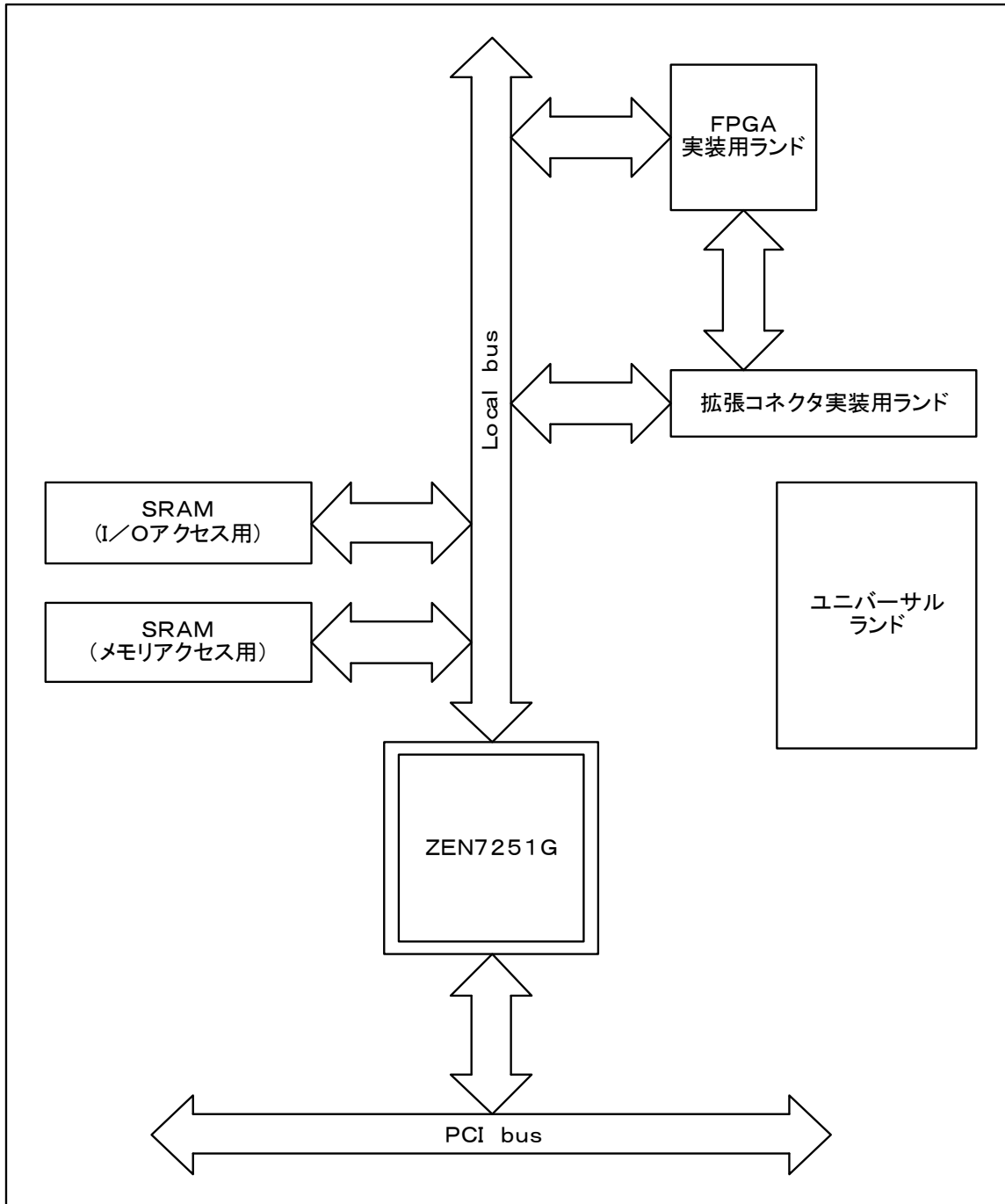
ZEN7251Gのローカルクロック入力(LCLKI)は、PCIクロック出力(LCLKO)と水晶発振器(50MHz)の出力とをジャンパピンで切り換え可能です。また、FPGA実装時にはFPGAからの出力をZEN7251Gのローカルクロック入力として利用することもできます。

## 1. 特徴

- ローカルクロック入力選択可能
- ユニバーサルランド、拡張コネクタ実装用ランド、FPGA(ALTERA Cyclone™ EP1C3T144)実装用ランド及びコンフィギュレーションデバイス(ALTERA EPCS1S18)実装用ランドを準備
- 高速SRAMを対象デバイスとして、DMA及びターゲットアクセスの動作確認が可能
- LEDにより汎用I/Oポートの動作確認が可能
- 評価用ドライバ及び簡易アプリケーション添付



■システムブロック図



株式会社 ジーニック

URL <http://www.zenic.co.jp/> / E-mail [support@zenic.co.jp](mailto:support@zenic.co.jp)  
〒520-0801 滋賀県大津市におの浜4-7-5 オプテックスビル8F  
TEL:077-526-2101 / FAX:077-526-0500